

Tenttikilpailu Viive Riihonen  
4.4.05

8404128 VHDL suunnittelu ja synteesi  
Luennoitsija Jouni Tomberg  
Tentti 04.04.2005

1. Mitä tarkoittaa resurssien jako VHDL-synteesissä ja mitä hyötyä siitä on? Milloinka resurssien jakoa tapahtuu ja milloin ei (esimerkkikoodinpätkä/kuva)? Mitenkä voit VHDL-koodissa ohjata resurssien jakoa (pakottaa/estää)? (5 p.)
2. VHDL:n perusoperaattoreiden syntesoituvuus? (4 p.)
3. Mikä on VITAL standardi ja mitä etuja / ominaisuuksia sillä saavutetaan? (2 p.)
4. Minkälaisia ohjauksia (suunnittelija / teknologiakirjasto) synteesityökaluille annetaan ja mikä on ohjaustavoitteiden prioriteettijärjestys? (3 p.)
5. VHDL:n objektien tyyppien syntesoituvuus? (4 p.)